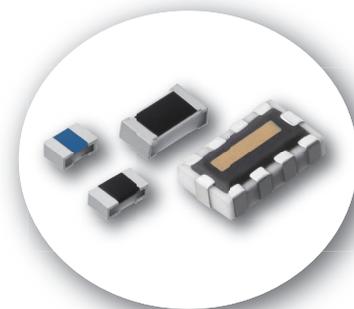


ESD 抑制器

有助于高速数据线和射频天线电路的 ESD 对策



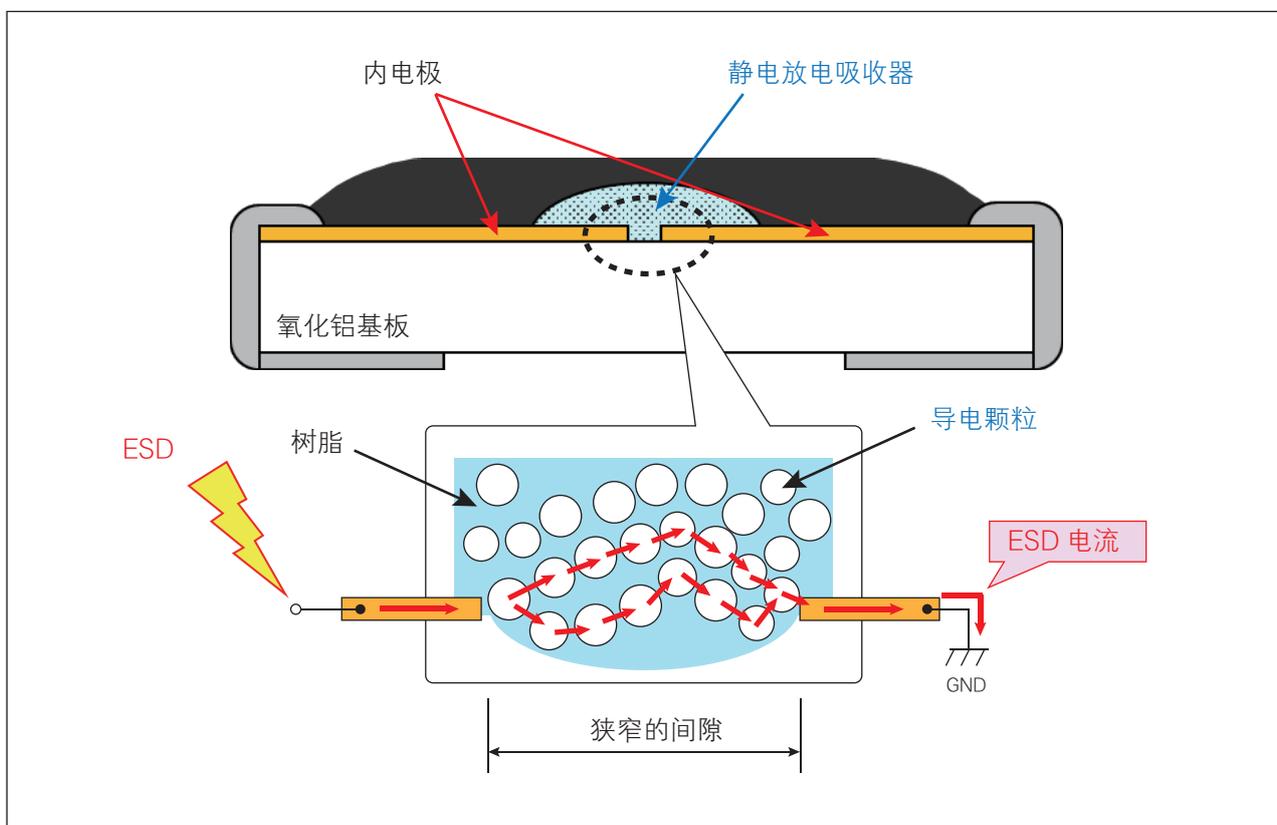
产品概要

- 采用间隙放电的低电容量 ESD 对策元件

特 长

- 低电容量 (0.1 pF 或更低) 高速传输 (>Gbps) 和 高频 (>GHz)
- 优异的 ESD 抑制效果
- 高耐 ESD 能力 (IEC61000-4-2, 15kV 接触/空气放电)

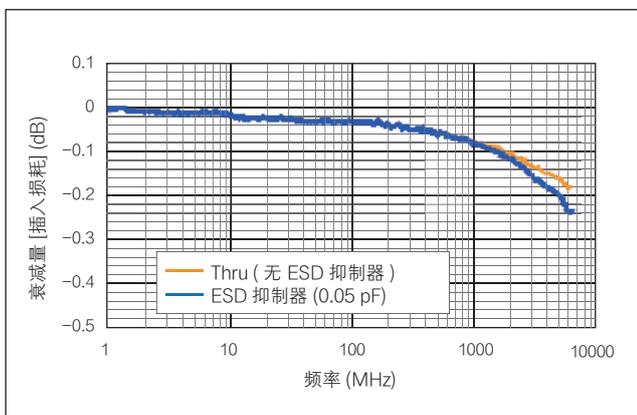
结构 & 工作原理



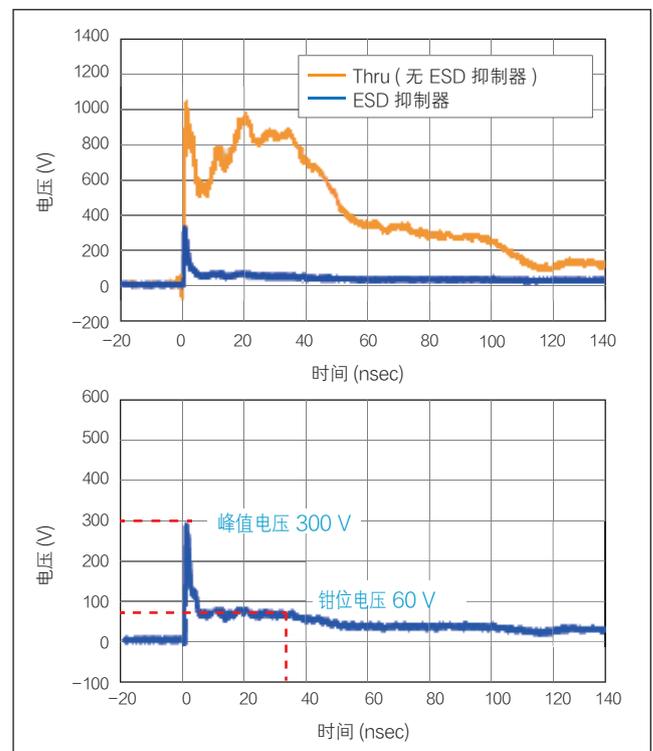
产品阵容

产品编号	单品				阵列
	EZAEG2A50AX	EZAEG3A50AV	EZAEG1N50AC	EZAEG2N50AX	EZAEGCA50AV
形状 (mm) (inch)	1005 (1.0x0.5) 0402	1608 (1.6x0.8) 0603	0603 (0.6x0.3) 0201	1005 (1.0x0.5) 0402	2012 (2.0x1.25) 0805
静电容量 (pF)	0.10 max. (0.05 typical)	0.20 max. (0.10 typical)	0.08 max. (0.04 typical)	0.10 max. (0.05 typical)	0.30 max. (0.25 typical)
峰值电压 (V max.)	500 (300 V typical)				
钳位电压 (V max.)	100				
ESD 耐量	8 (接触放电)		15 (接触放电 + 空气放电)		8 (接触放电)
额定电压 (V)	30				15

频率特性



ESD 抑制效果



使用案例

射频天线电路

