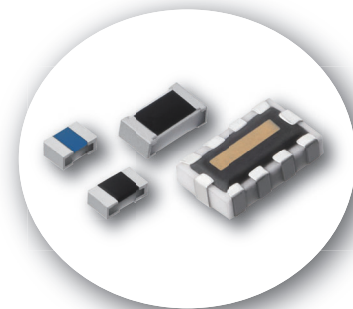


ESD サプレッサ

高速データラインと RF アンテナ回路の
ESD 対策に貢献



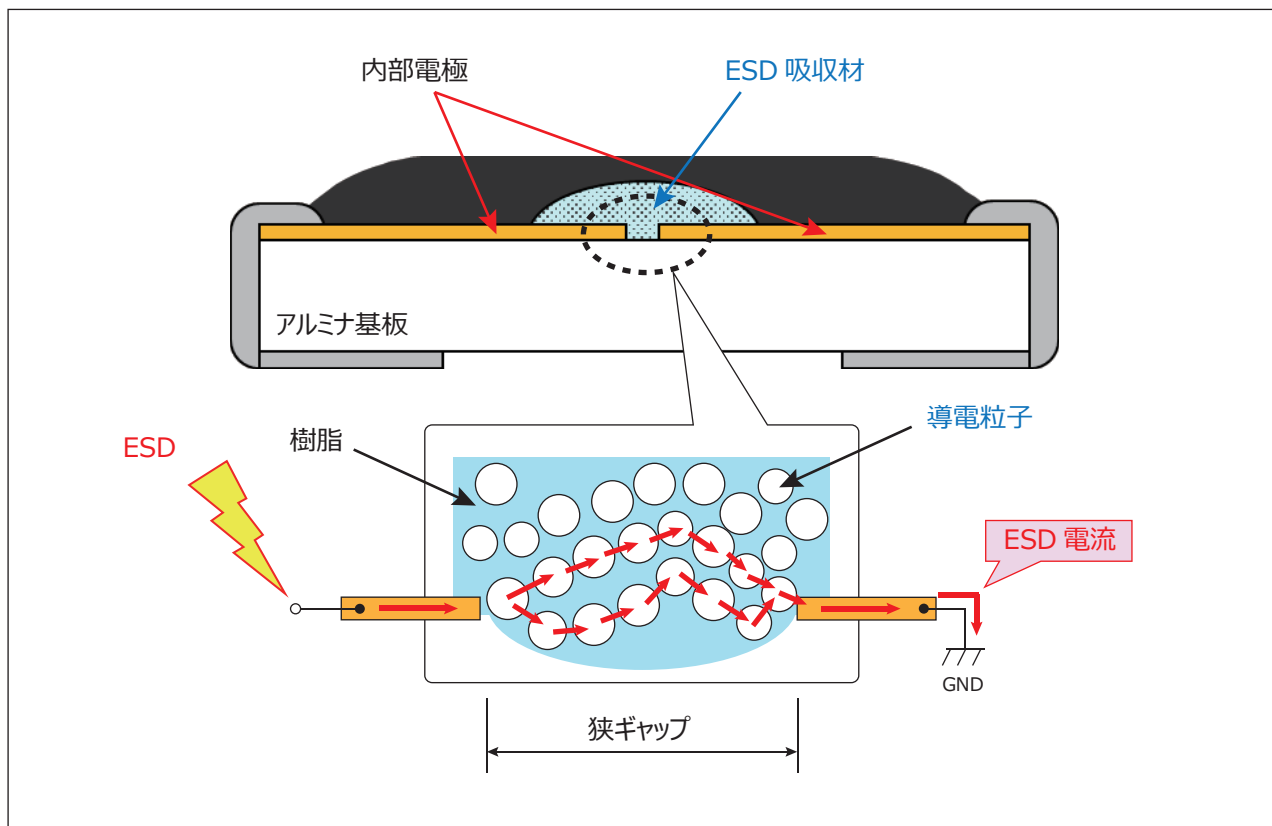
製品概要

- ギャップ放電を利用した低静電容量の ESD 対策部品

特長

- 低静電容量 (0.1 pF以下): 高速伝送 (>Gbps) & 高周波 (>GHz) 対応
- 優れた ESD 抑制効果
- ESD 耐量が大きい (IEC61000-4-2、15 kV 対応 接触 / 気中放電)

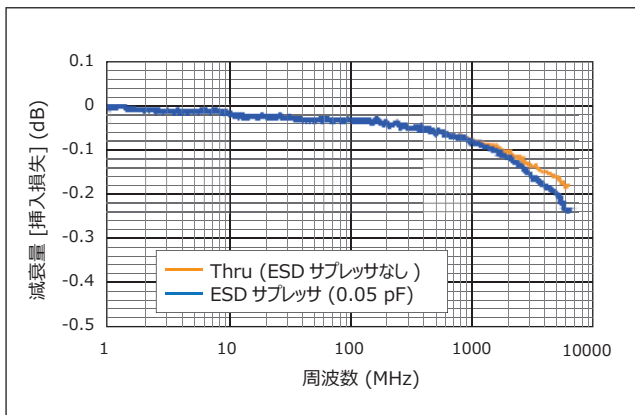
構造 & 動作原理



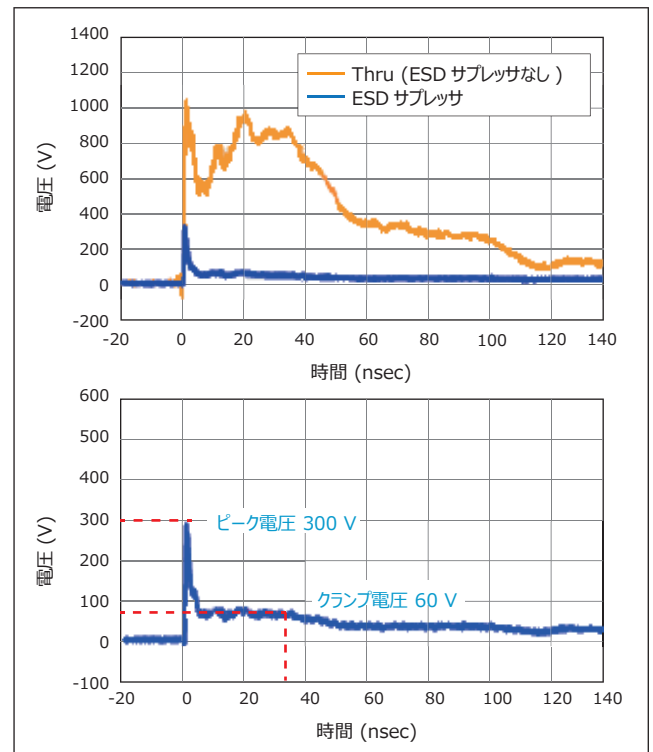
商品ラインアップ

	単品				アレイ
品番	EZAEG2A50AX	EZAEG3A50AV	EZAEG1N50AC	EZAEG2N50AX	EZAEGCA50AV
形状 (mm)	1005 (1.0x0.5)	1608 (1.6x0.8)	0603 (0.6x0.3)	1005 (1.0x0.5)	2012 (2.0x1.25)
静電容量 (pF)	0.10 max. (0.05 typical)	0.20 max. (0.10 typical)	0.08 max. (0.04 typical)	0.10 max. (0.05 typical)	0.30 max. (0.25 typical)
ピーク電圧 (V max.)	500 (300 V typical)				
クランプ電圧 (V max.)	100				
ESD 耐量 (kV)	8 (接触放電)		15 (接触放電 + 気中放電)		8 (接触放電)
定格電圧 (V)	30				15

周波数特性



ESD 抑制効果



使用事例

RF アンテナ回路

